

Gigliola Vaglini è professore ordinario di Sistemi per l'Elaborazione dell'informazione (settore ING-INF/05) presso il Dipartimento di ingegneria dell'Università di Pisa ed è membro del Dipartimento di Ingegneria dell'Informazione dell'Università di Pisa. Nata a Pisa nel 1952, si è laureata in Scienze dell'Informazione presso l'Università di Pisa nel 1974. E' stata assegnista biennale e ricercatrice presso il Dipartimento di Informatica dell'Università di Pisa e poi professore associato dal 1989 al settembre 2002, prima alla Facoltà di S.M.F.N. dell'Università Federico II di Napoli e poi alla Facoltà di Ingegneria dell'Università di Pisa. Dal 1 ottobre 2002 è professore ordinario nel SSD ING-INF/05, Sistemi di elaborazione delle Informazioni, presso il Dipartimento di Ingegneria dell'Informazione dell'Università di Pisa.

E' stata Presidente del Consiglio di Corso di laurea triennale in Ingegneria Informatica dal 2009, poi , dal 2010, del Consiglio aggregato dei CdS triennale in Ingegneria Informatica, magistrale in Ingegneria Informatica e Ingegneria Informatica per la gestione d'azienda. Dal 2003 al 2012 è stata Presidente del Centro Servizi Informatici della Facoltà di Ingegneria.

E' stata membro per due mandati della Commissione Scientifica dell'area 9.

Attualmente è presidente del Corso di Studio aggregato in Ingegneria Informatica, Computer Engineering e Embedded Computing Systems.

E' membro della Commissione etica dell'Ateneo.

Inoltre è Coordinatore Scientifico del Polo Informatico 6 del Sistema Informatico Dipartimentale.

Svolge l'insegnamento del modulo di Basi di dati dell'insegnamento di Fondamenti di Informatica II nel Corso di Laurea triennale in Ingegneria Informatica, del modulo di Software Systems Engineering dell'insegnamento di Information Systems and Software Systems Engineering nel Corso di Laurea Magistrale in Computer Engineering; di parte dell'insegnamento di Dependable and Secure Systems, relativo ai metodi formali per la verifica di sistemi in tempo reale, nel Corso di laurea magistrale in Embedded Computing Systems.

La sua attività di ricerca scientifica ha riguardato prevalentemente i modelli per sistemi concorrenti e distribuiti; la specifica e verifica di sistemi concorrenti; i metodi formali applicati alla verifica e alla specifica di sistemi concorrenti. Argomento di ricerca principale degli ultimi anni è stato il model checking, come metodo di verifica di sistemi e programmi concorrenti, rispetto a proprietà espresse in logica temporale, in particolare proprietà di safety e security; si è occupata anche della realizzazione di sistemi con requisiti real time stringenti, in particolare reti con deadline di trasmissione fissate. La sua attività di ricerca attuale riguarda i cyberphysical systems. Ha partecipato a numerosi progetti di ricerca, finanziati dal MIUR, dal CNR, dalla Regione e dalla Comunità Europea.