

Il colloquio relativo alla selezione pubblica per il conferimento di n. 1 assegno di ricerca con il seguente programma:

“Progettazione di circuiti integrati analogici in tecnologia CMOS per applicazioni nei settori del machine learning, dell’autenticazione, dell’internet degli oggetti”

previsto per il giorno 3 dicembre 2020, **non avrà luogo**, ai sensi dell’art. 6 del bando, in quanto per la commissione il solo esame dei titoli e delle pubblicazioni dei candidati ha consentito il formarsi di un giudizio soddisfacente.